



## PATENT ABSTRACTS OF JAPAN

(11)Publication number : 62-019707

(43)Date of publication of application : 28.01.1987

(51)Int.Cl.

G01B 15/02

H01L 21/66

(21)Application number : 60-158654

(71)Applicant : FUJITSU LTD

(22)Date of filing : 17.07.1985

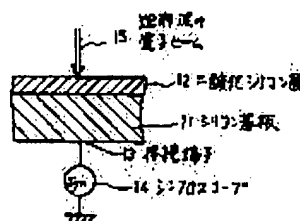
(72)Inventor : KOBAYASHI KOICHI  
SAKAMOTO JUICHI

### (54) METHOD FOR MEASURING FILM THICKNESS

#### (57)Abstract:

**PURPOSE:** To exactly measure the thickness of a film having a small area in a non-contact and non-destructive state by projecting an electron beam of a square wave on the actual film surface and measuring the film thickness from the waveform of the current penetrating the film surface.

**CONSTITUTION:** A silicon dioxide film 12 (thin film) is formed on the surface of a silicon substrate 11. A synchroscope 14 is connected via a connecting terminal 13 and is grounded. The electron beam 15 of the square wave accelerated by a prescribed acceleration voltage is projected like an arrow on the surface region of the film 12. Then the beam current of the square wave flows to the substrate 11 and the film 12 and the current waveform is detected on the synchroscope 14. The waveform of the current past the film 12 and the substrate 11 is more approximate to the waveform of the original current as the acceleration voltage is larger and as the film thickness is smaller. The film thickness is thus made measurable by measuring the delay time from the time when the original square wave of the peak value of the current waveform is impressed on the basis of said value.



### LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or

⑩ 日本国特許庁(JP)

⑪ 特許出願公開

⑫ 公開特許公報(A)

昭62-19707

⑬ Int.Cl.<sup>4</sup>

識別記号

庁内整理番号

⑭ 公開 昭和62年(1987)1月28日

G 01 B 15/02

B-8304-2F

H 01 L 21/66

7168-5F

審査請求 未請求 発明の数 1 (全5頁)

⑮ 発明の名称 膜厚の測定方法

⑯ 特 願 昭60-158654

⑰ 出 願 昭60(1985)7月17日

⑱ 発 明 者 小 林 孝 一 川崎市中原区上小田中1015番地 富士通株式会社内  
⑲ 発 明 者 坂 本 樹 一 川崎市中原区上小田中1015番地 富士通株式会社内  
⑳ 出 願 人 富 士 通 株 式 会 社 川崎市中原区上小田中1015番地  
㉑ 代 理 人 弁 理 士 井 桁 貞 一

明 細 書

1. 発明の名称

膜厚の測定方法

2. 特許請求の範囲

電子ビーム波形がパルス状の電子ビーム(15)を、それぞれ異なる厚みを有する膜(12)の表面に印加し、

予めそれぞれの膜厚に対応して、該膜の導通電流波形の印加時からピーク値迄の遅れ時間を測定して、相関関係(第1図)を求めておき、

膜の厚さを測定する際には、該膜に矩形波の電子ビームを印加して、該成膜に導通する電流波形の印加時からピーク値迄の遅れ時間を求め、この遅れ時間を前記相関関係と比較することにより、膜の膜厚を測定することを特徴とする膜厚の測定方法。

3. 発明の詳細な説明

[概要]

本発明は、膜厚の測定方法であって、1000 Å 以下の極めて薄い膜厚を測定する方法であり、また

被測定膜を非接触、非破壊で膜厚を測定するために、成膜した膜面に加速電圧を変化した矩形波の電子ビームを投射することにより、膜を流れる矩形波の電子ビーム電流の波形を観測し、予め求めた膜厚と加速電圧と波形との相関を求めた図表と対照することにより膜厚の測定を行うものである。

[産業上の利用分野]

本発明は、膜厚の測定方法に係わり、特に矩形波の電子ビームを使用することによる極薄膜の厚みの測定方法に関する。

半導体装置の高集積化が進み、高密度化と緻密化により、パターンニングが微細になると共に、成膜される膜厚も極めて薄い膜形成が必要になり、さらにその膜厚を正確に測定することが要求されるようになった。

従来、1000 Å 以下程度の薄膜では、膜厚の測定には被測定膜に厚みの段差を形成し、それに光を投射して、光学的反射法により測定するか、光学

的な干渉光を利用して膜厚を測定する方法等が採用されている。

しかしながら、この場合には、被測定物を破壊することになり、また、微小領域の膜厚を光学的な手段で測定するためには原理的に不利であり、精度も不正確になるという欠点がある。

このような理由から、被測定物を非接触で非破壊の状態で、小面積の薄い膜厚でも正確に測定できる方法が要望されている。

#### 〔従来の技術〕

第5図は、従来の膜厚を測定するための模式要部断面図である。

被測定物が光反射性であるシリコン等の場合には、下層物体1を例えばシリコンとし、その表面に薄膜2として、例えば二酸化シリコン膜があるものとし、その二酸化シリコン膜の膜厚を測定する場合には、薄膜2を破壊して段差3を形成し、その段差部分に、膜厚とほぼ同程度の波長を有する、例えば波長が約6000Åのクリウム光源等を用

いた矢印のような光を投射して、それぞれの段差の差異による反射光をディスプレイ装置4に描画して、その画像5から、膜厚を測定する方法が広く採用されている。

第6図は、従来の他の測定方法として、下層物体6の上層に光透過性の薄膜7の膜厚を測定する際に採用されるもので、被測定物の薄膜7に斜め方向から投射光8を投射し、薄膜7を透過して基板6から反射される反射光9と、薄膜6の表面から反射される反射光10との位相差の比較から、薄膜の厚みを求める方法である。

このような従来の方法では、光の被測定物からの光反射や光屈折が、膜厚測定領域との形状にも関連して複雑になり、その結果測定精度が低く、また被測定物に段差を形成する場合には、被測定物を破壊しなければならぬという欠点がある。

#### 〔発明が解決しようとする問題点〕

従来の光学的方法による膜厚測定方法では、被測定物を破壊して段差を形成するとか、また被測

定物の複雑な光学的特性のために、精度が低く、さらに小面積領域の膜厚が測定不可能等の問題がある。

#### 〔問題点を解決するための手段〕

本発明は、上記問題点を解決した膜厚の測定方法を提供するもので、その解決の手段は、予め、電子ビーム波形がパルス状の電子ビームを、複数の厚みの異なる膜の表面に印加して、それぞれの膜厚に対応した膜の導通電流波形の印加時からピーク値迄の遅れ時間とを測定して、膜厚と加速電圧および電流波形のピーク迄の遅れ時間との相関関係を求めておき、実際に、成膜した膜の厚みを測定する際には、その膜に矩形波の電子ビームを印加して、その膜内に流れる電流波形から、電圧印加時からピーク値迄の遅れ時間を測定し、この測定値を既知の相関関係と比較することで、膜の膜厚を測定するように考慮したものである。

#### 〔作用〕

本発明は、ある物質に所定の加速電圧で加速された電子ビームを投射すると、電子ビームがその物質に侵入する到達深さは、その物質に固有の密度と、電子ビームの加速電圧にのみ関係し、従って膜厚よりも電子の到達深さが大きければ、膜の導通電流が原型の矩形波の波形と同形のまま貫通電流（波形のピーク値が立ち上がり時とほぼ一致）となるし、反対に膜厚よりも電子の到達深さが小であれば、膜の導通電流は原型の矩形波の波形とかなり異なる波形の貫通電流（矩形波が山型になり、ピーク値が立ち上がり時から遅れる）になることを利用したものである。

そのため、予め、それぞれ異なる厚みの物質について、加速電圧をパラメータにして膜を貫通する矩形波の電流波形を測定すると、その物質について、加速電圧、波形のピーク値迄の遅れ時間、膜厚の相関関係が得られる。

この既知の相関関係を利用して、実際の膜面に矩形波の電子ビームを投射して、その膜面貫通電流波形から、膜厚を測定するものである。

## 〔実施例〕

一般に、物質に電子ビームを投射すると、電子はその物質の或る深さ迄到達するが、この場合に周知の下記の式が成立する。

$$R_g = 4.8 \times 10^{-6} E / \rho \quad (1)$$

(1)式で、

$R_g$  = 物質内の電子の到達深さ(cm)

$\rho$  = 物質の密度 (g/cm<sup>3</sup>)

$E$  = 電子ビームの加速電圧(KV)

従って、加速電圧が大きい程、また密度が小である程、電子はその物質の深い部分まで到達し、反対に加速電圧が小で、密度が大である程、電子はその物質の浅い部分までしか到達できない。

第1図は、所定の物質で薄膜を形成し、その薄膜に矩形波の電子ビームを投射した時に、矩形波の電子ビームが薄膜を通過した矩形波が、矩形波が印加されてからピーク値迄の時間と、矩形波の電子ビームの加速電圧との相関図であり、薄膜の厚みをパラメータにして表している。

Aの厚み、10KVで15000 Aの厚み、20KVで20000 Aの厚みの時の波形を示している。

同様に第3図(a)の波形は加速電圧が5KVで4000 Aの厚み、10KVで12000 Aの厚み、20KVで40000 Aの厚みの時の波形を示し、第3図(b)の波形は加速電圧が5KVで2000 Aの厚み、10KVで6000 Aの厚み、20KVで20000 Aの厚みの時の波形を示し、第3図(c)の波形は加速電圧が5KVで1000 Aの厚み、10KVで3000 Aの厚み、20KVで10000 Aの厚みの時の波形を示し、第3図(d)の波形は加速電圧が5KVで500 Aの厚み、10KVで1500 Aの厚み、20KVで5000 Aの厚みの時の波形を示している。

即ち第3図(b)の波形はシンクロスコープで測定された、薄膜と基板を通過する電流波形図であるが、それぞれ加速電圧が大きくなる程、また膜厚が薄くなる程、薄膜と基板を通過してきた電流波形図は、原電流波形図に近似してくる。

従って、電流波形のピーク値(図でPで示している)を基準にして、その値の原矩形波を印加し

第2図は、上記の相関図を求めるために行った膜厚の測定方法の断面図である。

シリコン基板11の表面に、例えば二酸化シリコン膜12の薄膜を形成し、基板には接続用端子13を介してシンクロスコープ14に接続して接地し、その薄膜の表面領域に、所定の加速電圧で加速された矩形波の電子ビーム15で、矢印のように投射する。

シリコン基板11と二酸化シリコン膜12には、矩形波のビーム電流が流れ、シンクロスコープ14に電流波形が検知されるので、この波形からピーク値迄の遅れ時間を求めることができる。

第3図(a)～第3図(f)は、薄膜に印加する矩形波の電子ビームと薄膜の厚さと基板と薄膜を貫通した電流波形とを、それぞれ比較している。

第3図(a)は薄膜に印加する原矩形波であり、第3図(b)～第3図(f)は、それぞれ加速電圧が5KV、10KV、20KVが印加された際の膜厚を示している。

即ち第3図(b)の波形は加速電圧が5KVで5000

た時間からの遅れ時間を測定することにより、膜厚が測定できることになる。

この遅れ時間は、加速電圧によるがnSec乃至μSec程度である。

第4図は、本発明の実施例である薄膜の測定方法を示す模式断面図である。

シリコン基板21の表面に、二酸化シリコン膜22があり、特に直径が数μm程度の凹部23を形成して、その部分の薄膜24の厚みを測定するものとする。

測定方法は、矢印で示す矩形波の電子ビーム25のビームスポットを、凹部にある薄膜24の寸法に合わせて絞り、薄膜にビーム投射することにより、シンクロスコープ26に映像される電流波形を観測して、ピーク値の遅れを測定し、第1図で説明した予め求めてある相関図に照合して、容易に膜厚を測定することができる。

## 〔発明の効果〕

以上、詳細に説明したように、本発明による膜

厚測定方法により、極薄膜の厚みを測定することが可能となり、膜厚の正確測定により高精度の高集積回路半導体装置を供し得るという効果大なるものである。

#### 4. 図面の簡単な説明

第1図は、膜厚をパラメータとした矩形波のピーク値迄の時間と、電子ビームの加速電圧との相關図、

第2図は、本発明による膜厚測定方法を説明するための模式要部断面図である。

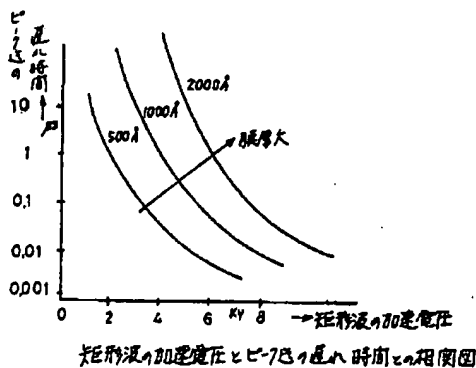
第3図(a)～第3図(f)は、電流波形図、

第4図は、本発明の実施例である薄膜の測定方法を示す模式断面図、

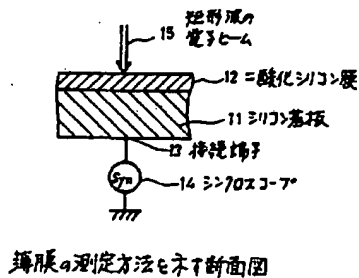
第5図は、従来の膜厚を測定するための模式要部断面図である。

第6図は、従来の他の膜厚を測定するための模式要部断面図、

図において、



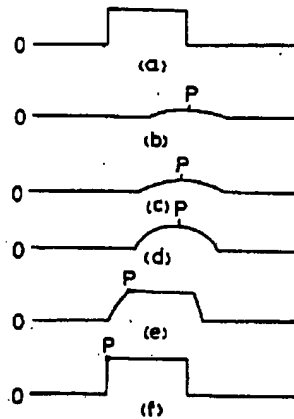
第1図



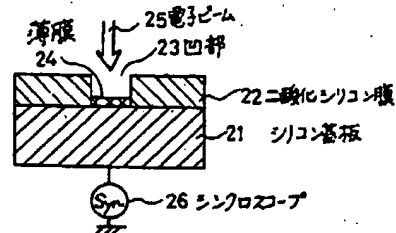
第2図

11はシリコン基板、 12は二酸化シリコン膜  
13は検続端子 14はシンクロスコープ  
15は矩形波の電子ビーム、  
21はシリコン基板、 22は二酸化シリコン膜  
23は凹部、 24は薄膜、  
25は電子ビーム、 26はシンクロスコープ  
をそれぞれ示している。

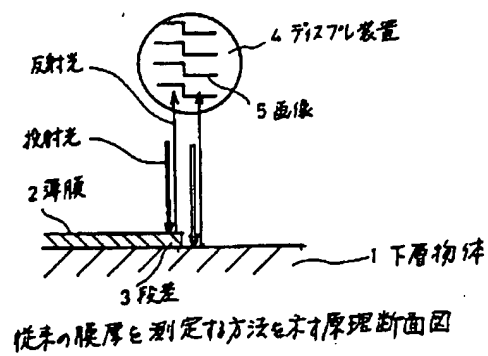
代理人 弁理士 井桁貞一



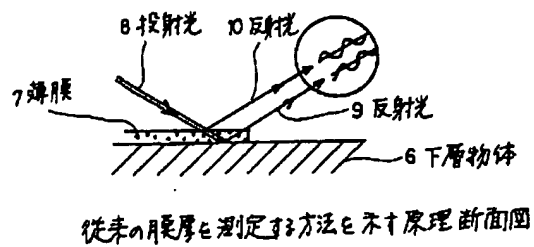
電流波形図  
第3図



本発明の薄膜の測定方法を示す断面図  
第4図



第 5 図



第 6 図